# PATENT ABSTRACTS OF JAPAN

(11) Publication number:

61-055625

(43) Date of publication of application: 20.03.1986

(51) Int. Cl.

G02F 1/13 G09F 9/35

(21) Application number: 59-177294

(71) Applicant : NIPPON DENSO CO LTD

(22) Date of filing:

24, 08, 1984

(72) Inventor : YAMAMOTO NORIO

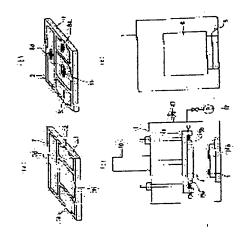
OKUMURA TADASHI IZUMI TOSHIFUMI TAKUMI MITSUTOSHI SUZUKI MASANORI SAKAIDA ATSUSHI

# (54) MANUFACTURE OF LIQUID CRYSTAL ELEMENT

(57) Abstract:

PURPOSE: To fill many kinds of liquid crystals easily in a short time without loss by dropping different liquid crystals onto divided parts of a glass substrate divided into two or more parts by a sealing agent, superposing another substrate under vacuum, and curing the sealing agent by heating.

CONSTITUTION: A specified quantity of different liquid crystals 8a, 8b, 8c, 8d are dropped on divided parts of a glass substrate 1 divided into two or more parts by a sealing agent 2. Then, after superposing the substrate 1 and another substrate 4 in vacuum, the sealing agent 2 is heated and cured in, for instance, a hot air circulating furnace 7 applying a weight 6. As liquid crystals 8a, 8b, 8c, 8d are filled simultaneously in divided cells 5, time is shortened considerably. As liquid crystals 8aW8d are dropped and superposed, many kinds of



liquid crystals 8aW8d can be filled easily without loss regardless of the number of division of liquid crystal cells 5.

LEGAL STATUS

[Date of request for examination] [Date of sending the examiner's decision of rejection] [Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

# HEST AVAILABLE COPY

®日本国特許庁(JP)

① 特許出願公開

## ⑩ 公 開 特 許 公 報 (A)

昭61-55625

@int Cl.4

識別記号 101

庁内整理番号 7448-2H ◎公開 昭和61年(1986)3月20日

G 02 F 1/13 G 09 F 9/35

6615-5C

未請求 発明の数 1 (全4頁) 審査請求

#### 60発明の名称 液晶素子製造方法

回特 顧 昭59-177294

23出 顖 昭59(1984)8月24日

Ш 本 典 生 の発 明 考 明 臭 村 īF ⑫発 者 文 ⑫発 明 老 泉 盘 美 光 俊 眀 侘 @発 者 明 者 鈴 木 正 徳 ⑫発 坂 井 田 敦 資 眀 者 ⑫発 日本電装株式会社 人 の出 願 隆 砂代 理 弁理士 岡 部 Υ

刈谷市昭和町1丁目1番地 日本電装株式会社内 刈谷市昭和町1丁目1番地 日本電装株式会社内 刈谷市昭和町1丁目1番地 刈谷市昭和町1丁目1番地 刈谷市昭和町1丁目1番地

日本電装株式会社内

日本電装株式会社内 日本電装株式会社内

日本電装株式会社内

刈谷市昭和町1丁目1番地 刈谷市昭和町1丁目1番地

#### 明.細

#### 1. 発明の名称

液晶素子型造方法

#### 2. 特許請求の範囲

シール剂にて2つ以上に分割されたガラス基板 のそれぞれの分割部分に異なる液晶を所定量滴下 する工程と、その液晶を施下したガラス基板とも う一方のガラス益版を真空中で重ね合せる工程と、 前記シール剤を加熱硬化する工程とから成る液晶 器子型造方法.

## 3. 発明の詳細な説明

(産粱上の利用分野)

本発明は、一枚の液晶素子をその周辺シール剤 によって2つ以上に分割し、異なる液晶を充塡し て用いる液品素子の製造方法に関するものである。 (従来の技術)

従来のマルチカラー液晶袋示素子の製造方法を 第2図に基づいて説明する。まず、(a)工程で は、ガラス拡版1の片面にスクリーン印刷機にて エポキシ樹脂などのシール剤2をガラス基板1を

例えば4つに分割して液晶口3 a、 3 b、 3 c お よび3dを設けるように印刷する。そして、(b) 工程では、 8 ~ 9 μの球状などのスペーサを付着 させた他のガラス基板4をパターンを合せて重ね 合せる。(c)工程では、40~50kgのウエ イト6をかけて150℃、3時間熱風循環炉7中 に設置し、シール剤2を硬化させて4つのセル5 a. 5 b. 5 c および 5 d を持つ液晶セル 5 を形 成している。さらに(d)工程では、液晶セル 5 をシリンダ10の先端に設けたチャック10aに 固定する。そして液晶8aの入っている液晶受皿 9 が設置してあるチャンバ11内を真空ボンプ1 2にて真空排気する。この時、液晶セル5の8~ 9μのガラス間隙も真空排気される。 (ε) 工程 では、真空排気された液晶セル5の一辺にある液 晶口を液晶 8 中に浸漬し、大気開放弁 1 3 にてチ +ンパ11内を大気圧に戻す。すると、セル内と チャンパ11内の圧力登によって1つのセル中に まず液晶が充塡される。他の3つのセル内にも (d)、(e)工程と同じ方法でそれぞれ液晶を

充頃し、マルチカラー液晶度示器子を製造している。

(発明が僻決しようとする問題点)

しかしながら、このような製造方法では、例えば4回の液晶充填工程を経ければならず、シール印刷から液晶充填まで5時間以上もかかってしまう。また、液晶中にセルの液晶口を浸漬して充填することから、液晶セルを5つ以上に分割することができないという問題があった。

本発明は、上記の問題を解決するために、液晶 を高速に充塡し、しかも液晶セルを5つ以上に分 割しても液晶が充塡できる液晶素子製造方法を提 案することを目的とする。

(問題点を廃決するための手段)

本発明は、上記問題点を解決するため、シール 別にて 2 つ以上に分割されたガラス基板のそれぞれの分割部分に異なる液晶を所定量滴下する工程 と、その液晶を滴下したガラス基板ともう一方のガラス基板を真空中で重ね合せる工程と、前記シール割を加熱硬化する工程とから成ることを特徴と

にて大気関放すれば、それぞれの分割されたセル内には所望の液晶8a.8b.8cおよび8dが充塡される。さらに、(d)工程では液晶の充塡された液晶セル5に40~60kgのウエイト6をかけて熱風循環炉7内にセットし、150℃で約3時間シール剂2を硬化させ液晶表示発子が形成される。

### (発明の効果)

4. 図面の簡単な段明 .

している.

(家施例)

以下、本発明の一実施例について、第1図に基づいて説明する。

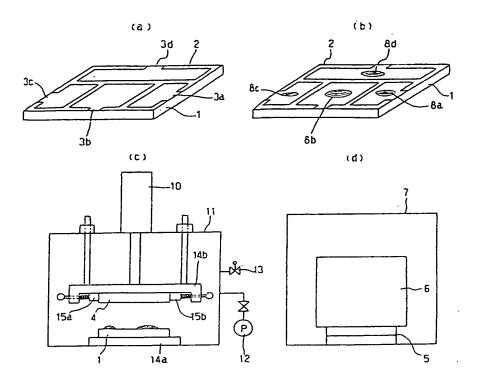
まず、 (a) 工程では、ガラス基板 1 の片面に スクリーン印刷規にてエポキシ樹脂などのシール 羽2を、ガラス茲板1を例えば4つに分割して液 晶口3a、3b、3cおよび3dを設けるように 印刷する。そして、(b)工程では、分割された 各々のセルに所望の液晶 8 a , 8 b , 8 c および 8dを所定量ディスペンサーなどにより滴下する。 次に(c)工程では、真空重ね合せ治具の下側プ レート14aに上記液晶を施下したガラス基板1 をセットする。さらに、 8~9 μの球状などのス ペーサを付着させたガラス基板4を同治具上側プ レート14bにクランパー15a.15bでセッ トする。この後、チャンバ11内を真空ポンプ1 2にて真空排気し、シリンダ10にて上側プレー ト14 b を下降させてガラス基板 1. 4 を 重ね合 せる。そして、チャンバ11内を大気配放弁13

第1図は本発明の液晶素子製造方法を示す工程 図、第2図は従来の液晶素子製造方法を示す工程 図である。

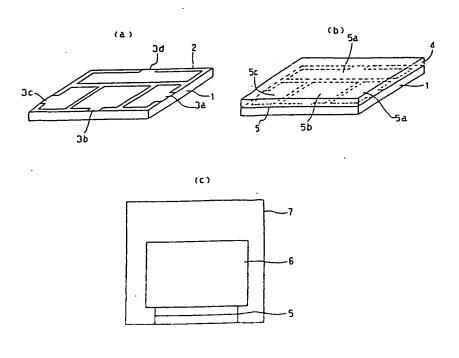
1, 4…ガラス基板、2…シール剤、5…液晶 セル。

代理人弁理士 岡 師 陸

節 1 図



第 2 図



第 2 図

